

Fig. 2

A1 (21) 289286 (22) 91 03 04 5(51) H02H 7/12

(71) Akademia Górniczo-Hutnicza im. Stanisława Staszica, KRAKOW

(72) Dziadecki Aleksander, Grzegorski Janusz, Skotniczny Józef

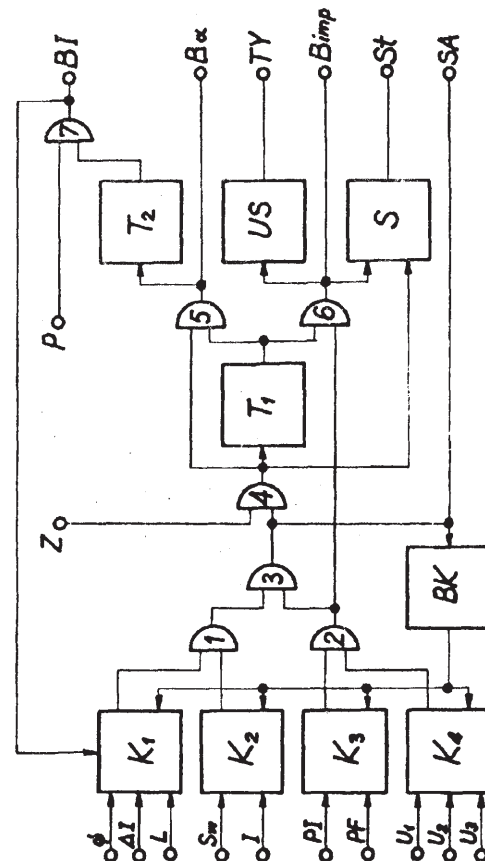
(54) **Sposób i układ do zabezpieczania układu napędowego, zwłaszcza z przemiennikiem częstotliwości**

(57) Układ zawiera cztery człony kontroli (K1-K4), przy czym na wejścia pierwszego członu kontroli (K1) są podawane sygnały: mierzzonego strumienia magnetycznego (0, różnicy prądu zadanego i obciążenia (delta I) oraz logiczny (L), a na wejścia drugiego członu kontroli (K2) jest podawany sygnał zabezpieczeń (Sw) oraz sygnał chwilowej wartości prądu (I). Na wejścia trzeciego członu kontroli (K3) jest podawany sygnał zadziałania zaworu w obwodzie pośredniczącym (PI) oraz sygnał z przekładnika Ferrantiego (PF), a na wejścia czwartego członu kontroli (K4) są podawane napięcia zasilające: przemienne (U1) oraz stałe (U2, U3). Układ zawiera ponadto bramki logiczne typu "AND" (1,2,3,4,5,6,7), człony czasowe (T1, T2), obwód pośredniczący (US), sumator (S) oraz układ blokowania członów kontroli (BK). Drugie wejście bramki logicznej (4) jest połączone z wyjściem załączania napięcia obwodu silnopiędowego (Z). Wyjście piątej bramki logicznej (5) jest połączone z wyjściem blokowania kąta (Bα). Drugie wejście, bramki logicznej (7) jest połączone z

wejściem sygnału pracy (P), a wyjście z wyjściem blokowania zadanego prądu (BI). Wyjście sumatora (S) jest połączone z wyjściem załączania stycznika obwodu silnopiędowego (St). Wyjście obwodu pośredniczącego (US) jest połączone z wyjściem sterowania (TY).

Przedmiotem wynalazku jest również sposób działania powyższego układu.

(2 zastrzeżenia)



A1(21) 283862 (22) 90 02 19 5(51) H02H 7/122

(71) Politechnika Warszawska, WARSZAWA

(72) Michalski Włodzimierz

(54) **Układ zabezpieczający przed przewrotem falownika**

(57) Układ ma w torze bramki każdego tyrystora przekształtnika tyrystorowego (PT) włączony przetwornik (P) impulsów bramkowych, wyjście którego jest połączone poprzez blok separacji galwanicznej (B1.1, B1.2, B1.3, B1.4, B1.5, ..., B1.n) z blokiem wykrywającym zbocze impulsu wyzwalającego tyrystor (B2.1, B2.2, B2.3, B2.4, B2.5, ..., B2.n) którego wyjścia są połączone poprzez sumator impulsów określających zbocze prądu wyzwalającego tyrystor (Σ) z blokiem identyfikującym (B3) odstęp czasowy między kolejnymi impulsami w każdym torze bramki tyrystora przekształtnika (PT). Wyjście bloku (B3) jest połączone poprzez blok blokady pracy (BB) przekształtnika (PT), pierwszym wyjściem (L) z blokiem sterującym (S) zasilaniem przekształtnika (PT).

(2 zastrzeżenia)